



**DISEÑO DE APLICACIONES ELECTRÓNICAS  
GUÍA DOCENTE CURSO 2023-24**

<b>Titulación:</b>	Grado en Ingeniería Electrónica Industrial y Automática			<b>805G</b>
<b>Asignatura:</b>	Diseño de aplicaciones electrónicas			<b>649</b>
<b>Materia:</b>	Electrónica			
<b>Módulo:</b>	Formación obligatoria en tecnología electrónica industrial			
<b>Modalidad de enseñanza de la titulación:</b>	Presencial	<b>Carácter:</b>	Obligatoria	
<b>Curso:</b>	4	<b>Créditos ECTS:</b>	6,00	<b>Duración:</b> Semestral (Primer Semestre)
<b>Horas presenciales:</b>	60,00		<b>Horas estimadas de trabajo autónomo:</b>	90,00
<b>Idiomas en que se imparte la asignatura:</b>	Español			
<b>Idiomas del material de lectura o audiovisual:</b>	Inglés, Español			

**DEPARTAMENTOS RESPONSABLES DE LA DOCENCIA**

INGENIERÍA ELÉCTRICA			<b>R109</b>
<b>Dirección:</b>	C/ San José de Calasanz, 31	<b>Código postal:</b>	26004
<b>Localidad:</b>	Logroño	<b>Provincia:</b>	La Rioja
<b>Teléfono:</b>	941299477	<b>Fax:</b>	941299478
<b>Correo electrónico:</b>	dpto.die@unirioja.es		

**PROFESORADO PREVISTO**

<b>Profesor:</b>	Vicuña Martínez, Javier Esteban	<b>Responsable de la asignatura</b>
<b>Teléfono:</b>	941299484	<b>Correo electrónico:</b> javier.vicuna@unirioja.es
<b>Despacho:</b>	111	<b>Edificio:</b> DEPARTAMENTAL
<b>Tutorías:</b>	Consultar	

**DESCRIPCIÓN DE LOS CONTENIDOS**

- Fundamentos de Electrónica Analógica, Electrónica Digital, Electrónica de Potencia e Instrumentación Electrónica.
- Dispositivos y circuitos empleados en Electrónica Analógica, Digital y de Potencia e Instrumentación Electrónica.
- Estudio de bloques y sistemas empleados Electrónica Analógica, Digital y de Potencia e Instrumentación Electrónica.
- Diseño y Desarrollo de aplicaciones electrónicas del ámbito industrial.

**REQUISITOS PREVIOS DE CONOCIMIENTOS Y COMPETENCIAS PARA PODER CURSAR CON ÉXITO LA ASIGNATURA**

**Recomendados para poder superar la asignatura.**

En función de su utilización en el diseño y desarrollo de cierto tipo de aplicaciones electrónicas, tener conocimiento de las siguientes materias:

(494) Sistemas electrónicos. Contribuye con el conocimiento básico sobre:

Componentes pasivos, dispositivos electrónicos, principios de electrónica digital y electrónica de potencia.

(641) Electrónica Analógica. Contribuye con el conocimiento sobre:

Señales, dispositivos electrónicos y modelos equivalentes. Polarización, características y montajes típicos. Circuitos de amplificadores operacionales como comparadores, amplificadores y filtrado activo de señal. Transistores como conmutadores y drivers.

(642) Electrónica de Potencia. Contribuye con el conocimiento sobre:

Dispositivos electrónicos de potencia, rectificadores, convertidores de potencia, drivers, características y aplicaciones típicas.

(643) Electrónica Digital y Microprocesadores. Contribuye con el conocimiento sobre:

Funciones lógicas, sistemas combinacionales, bloques funcionales, registros, sistemas secuenciales síncronos, máquinas de estado, contadores. Estructura de un microprocesador. Mapas de memoria. Instrucciones, modos de direccionamiento. Interrupciones. Puertos E/S, contadores y timers. Herramientas de desarrollo.

(646) Instrumentación Electrónica. Contribuye con el conocimiento sobre: sensores, acondicionadores de señal, linealización, convertidores A/D.

**CONTEXTO**

La asignatura tiene como objetivo el que los estudiantes completen el desarrollo de las competencias de la Materia Electrónica, de una forma integrada, mediante el desarrollo de aplicaciones en las que intervienen conocimientos de diversas áreas de la electrónica.

La asignatura Diseño de Aplicaciones Electrónicas viene precedida de otras asignaturas que le proporcionan los fundamentos básicos, estando directamente relacionadas:

- Electrónica Analógica
- Instrumentación Electrónica
- Electrónica Digital y Microprocesadores

- Electrónica de Potencia

Por otra parte, los conocimientos y destrezas adquiridos en esta asignatura pueden ser aplicados en las asignaturas finalistas como las Prácticas Externas y Trabajo Fin de Grado.

Más esencialmente, la asignatura contribuye al perfil del Grado en Ingeniería Electrónica Industrial y Automática, ya que desarrolla destrezas y habilidades que sientan los principios que permitirán a los futuros egresados abordar el diseño y desarrollo de sistemas y aplicaciones electrónicas en el desempeño de sus competencias profesionales.

## COMPETENCIAS

### Competencias generales

- O3. Conocimiento en materias básicas y tecnológicas, que les capacite para el aprendizaje de nuevos métodos y teorías, y les dote de versatilidad para adaptarse a nuevas situaciones.
- G1. Capacidad de análisis y síntesis
- G2. Capacidad de aplicar los conocimientos a la práctica
- G3. Planificación y gestión del tiempo
- G4. Comunicación oral y escrita de la propia lengua
- G5. Comprensión de textos escritos en una segunda lengua relacionados con la propia especialidad
- G7. Habilidades de búsqueda
- G8. Capacidad de Aprendizaje
- G9. Habilidades de gestión de la información (habilidad para buscar y analizar información procedente de fuentes diversas)
- G10. Capacidad crítica y autocrítica
- G11. Capacidad de adaptación a nuevas situaciones
- G12. Capacidad para generar nuevas ideas
- G13. Resolución de problemas
- G14. Toma de decisiones
- G15. Trabajo en equipo
- G19. Habilidad para trabajar de forma autónoma
- G20. Diseño y gestión de proyectos
- G21. Iniciativa y espíritu emprendedor

### Competencias específicas

- E1. Conocimiento de los fundamentos y aplicaciones de la electrónica analógica.
- E2. Conocimiento de los fundamentos y aplicaciones de la electrónica digital y microprocesadores.
- E3. Conocimiento aplicado de electrónica de potencia.
- E4. Conocimiento aplicado de instrumentación electrónica.
- E5. Capacidad para diseñar sistemas electrónicos analógicos, digitales y de potencia.
- E6. Conocimiento y capacidad para el modelado y la simulación de sistemas.

## RESULTADOS DEL APRENDIZAJE

El alumno:

- R1. Conocerá y será capaz de explicar los fundamentos tecnológicos y el manejo de los dispositivos empleados en electrónica analógica, digital y de potencia.
- R2. Será capaz de simular circuitos electrónicos utilizando los modelos de los dispositivos y bloques operativos.
- R3. Será capaz de realizar montaje de circuitos electrónicos y comprobar su funcionamiento.
- R4. Será capaz de seleccionar con criterio los dispositivos y módulos empleados en electrónica analógica, digital y de potencia, así como instrumentación electrónica.
- R5. Será capaz de manejar con soltura instrumental y equipamiento propio de laboratorios de electrónica.
- R6. Será capaz de diseñar etapas de electrónica analógica, digital y de potencia en aplicaciones industriales.

## TEMARIO

### Tema 1: Desarrollo de aplicaciones sobre PLDs

- 1.1 Dispositivos Lógicos Programables. Familias de dispositivos programables. Evolución, características generales y estado actual.
- 1.2 Herramientas de desarrollo hardware y software. Metodología de desarrollo de aplicaciones sobre dispositivos programables.
- 1.3 Lenguajes de descripción de hardware (HDL). Lenguaje VHDL: Recursos del lenguaje utilizados para síntesis en el desarrollo de aplicaciones.
- 1.4 Integración y síntesis de sistemas combinacionales,
- 1.5 Integración y síntesis de sistemas secuenciales en el desarrollo de aplicaciones.
- 1.6 Integración y síntesis de Unidades de control, contadores y máquinas de estado en el desarrollo de aplicaciones.
- 1.7 Empleo de parámetros genéricos. Estructuras hardware repetitivas: ejemplos.
- 1.8 Bancos de pruebas y simulación funcional. Tipos de bancos de prueba. Generación de vectores de test. Ficheros. Tratamiento de errores.
- 1.9 Restricciones en el proceso de síntesis. Tipos de restricciones.

- 1.10 Simulación funcional, “post synthesis” y “post place & route”.
- 1.11 Integración de recursos disponibles en dispositivos FPGA: Bloques de memoria BRAM. Convertidores XADC en el desarrollo de aplicaciones.

### **Tema 2: Desarrollo de sistemas PSoC (Programmable System On Chip)**

- 2.1 Estructuras SoC sobre dispositivos programables (PSoC).
- 2.2 Procesadores software y hardware. Familias de dispositivos programables para PSoC
- 2.3 Desarrollo de sistemas PSoC (Programmable System On Chip)
- 2.4 Estructuras SoC sobre dispositivos programables (PSoC).
- 2.5 Procesadores software y hardware. Familias de dispositivos programables para PSoC
- 2.6 Partición hardware/software. Metodología de diseño, desarrollo y depuración.
- 2.7 Microprocesador embebido 32b en FPGA. Características. Buses, recursos y señales de control. Espacio y Direccionamiento de Entradas/ Salidas
- 2.8 Descripción bloques en VHDL: Bloques de direccionamiento y controlador de E/S mapeadas en memoria. Diseño y definición de Slots del SOC.
- 2.9 Modelo software de sistema dedicado. Drivers y rutinas de utilidad
- 2.10 Diseño y síntesis completa de PSoC base de 32bits con recursos de: Timer, GPIO y UART. Programación C++ de los drivers del sistema y rutinas de utilidad. Desarrollo de aplicación demo uso de recursos del PSoC.
- 2.11 Descripción VHDL de Cores y programación de drivers de interfaces I2C, SPI

### **Tema 3: Aplicaciones basadas en sistemas microprogramables**

- 3.1 Características del desarrollo de aplicaciones basadas en microcontrolador, sistemas embebidos y SoCs. Estado actual. Criterios de selección.
- 3.2 Metodología de desarrollo. Herramientas software y hardware. Desarrollo de aplicaciones. Herramientas de simulación, depuración y programación.
- 3.3 Desarrollo de aplicaciones: Recursos de Programación y Librerías.
- 3.4 Desarrollo de aplicaciones: Periféricos Timers, PWM.
- 3.5 Desarrollo de aplicaciones: Interfaz con el usuario: pulsadores, teclados, LCDs, Oled.
- 3.6 Desarrollo de aplicaciones: Periféricos convertidores A/D.
- 3.7 Desarrollo de aplicaciones: Periféricos Interfaz SPI e I2C.
- 3.8 Desarrollo de aplicaciones: Periféricos de comunicación inalámbrica BT.

### **Actividades prácticas en el laboratorio relacionadas con los los Proyectos desarrollados**

Tema 1:

Diseño, síntesis y desarrollo de una aplicación electrónica basada en sistemas combinatoriales y secuenciales mediante tarjeta FPGA. Interfaz de usuario y acondicionamiento de entradas y de salidas de la aplicación a través de drivers y actuadores.

Tema 2

Codiseño Hw/Sw completo. Síntesis y programación de una aplicación electrónica basada en un sistema PSOC sobre una tarjeta de desarrollo. Puertos, timers, interrupciones, comunicaciones serie, control de interfaces gráficos, drivers y actuadores.

Tema 3

Desarrollo de aplicación basada en microcontrolador. Periféricos integrados, entradas analógicas, buses de comunicación, periféricos drivers y actuadores.

### **BIBLIOGRAFÍA**

Tipo:	Título
Básica	Diseño digital : principios y prácticas / John F. Wakerly ; traducción, Efrén Alatorre Miguel ; revisión técnica, Hugo Gámez Cuatzin-- 3ªed-- México [etc.] : Pearson Educación, [2001] XXVII, 946 p. ; 23 cm ISBN 970-17-0404-5 <b>Absys</b>
Básica	FPGA prototyping by VHDL examples : Xilinx Spartan-3 version / Pong P. Chu-- Hoboken (New Jersey) : Wiley-Interscience, [2008] XXV, 440 p. : il. ; 26 cm ISBN 978-0-470-18531-5 (cart.) <b>Absys</b>
Básica	Sistemas electrónicos digitales / [Enrique Mandado Pérez, Yago Mandado Rodríguez]-- 9ª ed-- Barcelona : Marcombo, [2008] XXI, 883 p. ; 24 cm + 1 disco (CD-ROM) ISBN 978-84-267-1430-5 (Marcombo) <b>Absys</b>
Básica	The designer's guide to VHDL / Peter J. Ashenden-- 3rd ed-- Amsterdam : Morgan Kaufmann Publishers, [2008] XXII, 909 p. : il. ; 25 cm-- (The Morgan Kaufmann series in systems on silicon) ISBN 978-0-12-088785-9 (cart.) <b>Absys</b>
Complementaria	Beginning C for Arduino [Recurso electrónico] / by Jack Purdum.-- Berkeley, CA : Apress : Imprint: Apress, 2012. XVII, 262 p. : digital.En: Springer eBooks <b>Absys</b>
Complementaria	Practical AVR Microcontrollers [electronic resource] : Games, Gadgets, and Home Automation with the Microcontroller Used in Arduino / by Alan Trevennor.-- Berkeley, CA : Apress : Imprint: Apress,

2012. XXVII, 416 p. : digital.En: Springer eBook Absys

**Recursos en Internet**

Están disponibles apuntes y materiales de consulta relacionados con la asignatura en la plataforma Campus Virtual de la UR, dentro del sitio web de recursos correspondiente así como direcciones a portafolios electrónicos utilizados en la asignatura.

<https://unirioja.blackboard.com/>

Página de Xilinx, uno de los principales fabricantes de dispositivos lógicos programables. Documentación, herramientas de desarrollo Vivado, Vitis, etc.

<http://www.xilinx.com>

**METODOLOGÍA****Modalidades organizativas**

Clases teóricas  
Seminarios y talleres  
Clases prácticas  
Tutorías

**Métodos de enseñanza**

Método expositivo - Lección magistral  
Estudio de casos  
Resolución de ejercicios y problemas  
Aprendizaje cooperativo

**ORGANIZACIÓN**

Actividades presenciales	Tamaño de grupo	Horas
Clases prácticas de Laboratorio	Grande	38,00
Clases teóricas	Grande	15,00
Clases prácticas de aula	Laboratorio	4,00
Realización de pruebas de evaluación final	Grande	3,00
<b>Total de horas presenciales</b>		60,00
Trabajo autónomo del estudiante		Horas
Estudio individual		20,00
Resolución de problemas y casos prácticos		10,00
Realización de trabajos relativos a los proyectos de grupo		40,00
Discusión y análisis de resultados de los proyectos y prácticas		15,00
Exposiciones del trabajo individual realizado		5,00
<b>Total de horas de trabajo autónomo</b>		90,00
<b>Total de horas</b>		150,00

**EVALUACIÓN**

Sistemas de evaluación	Recuperable	No Recup.
Pruebas orales	5%	
Trabajos y proyectos		30%
Técnicas de observación		5%
Pruebas escritas	60%	
<b>Total</b>		100%

**Comentarios**

- Para garantizar la evaluación completa de la asignatura al alumnado que tenga reconocida la dedicación al estudio a tiempo parcial por la Universidad de La Rioja, podrán sustituirse las actividades no recuperables por otras similares en diferente plazo de realización o por otras pruebas de evaluación alternativas. Esta posibilidad se habilitará siempre y cuando la causa que le impida la realización de la actividad de evaluación programada sea la que ha llevado al reconocimiento de la dedicación a tiempo parcial.
- La información detallada del desarrollo de las actividades de la asignatura se refleja en el cronograma de la misma (disponible en campus virtual <https://unirioja.blackboard.com>)

**Criterios críticos para superar la asignatura**

No se establecen.